

SPIS TREŚCI

ZAAWANSOWANE METODY ANALIZY I SYNTEZY MIKROSYSTEMÓW CYFROWYCH	7
Synteza jednostek sterujących w strukturach programowalnych.....	9
<i>Alexander A. Barkalov</i>	
Synteza automatów skończonych z wykorzystaniem metod kodowania wielokrotnego	17
<i>Arkadiusz Bukowiec</i>	
Zastosowanie transwersali hipergrafów do minimalizacji rozmiaru pamięci jednostek sterujących.....	23
<i>Monika Wiśniewska, Remigiusz Wiśniewski</i>	
Projektowanie układów mikroprogramowanych z wykorzystaniem wbudowanych bloków pamięci w matrycach programowalnych	33
<i>Remigiusz Wiśniewski</i>	
The methods for transformation of parallel and sequent automata into VHDL-descriptions.....	39
<i>Pyotr Bibilo</i>	
Synteza logiczna w projektowaniu układów cyfrowego przetwarzania sygnałów	47
<i>Tadeusz Łuba, Mariusz Rawski, Paweł Tomaszewicz</i>	
Metoda transformacji specyfikacji behawioralnej układów cyfrowych na sieci Petriego w syntezie systemowej	55
<i>Zbigniew Skowroński</i>	
Wykrywanie blokad w systemach priorytetowych	67
<i>Andrzej Karatkiewicz</i>	
Reprezentacja hierarchicznego grafu znakowań z wykorzystaniem funkcji monotonicznych.....	73
<i>Piotr Miczulski</i>	
Grafi doskonałe na potrzeby analizy konfiguracji stanów lokalnych sterowników logicznych	79
<i>Kamil Mielcarek</i>	
Nowoczesna implementacja heurystycznego algorytmu kodowania strukturalnego stanów lokalnych w automatach współbieżnych	87
<i>Piotr Bubacz, Bartosz Mstowski, Marian Adamski</i>	
Rola i miejsce języka UML w projektowaniu sterowników cyfrowych	95
<i>Grzegorz Łabiak</i>	
Klasyfikacja systemów wspomagających proces przetwarzania i sterowania.....	103
<i>Andrzej Stasiak</i>	
Bezawaryjne mechanizmy wspomagania współczesnych rozwiązań sprzętowych	111
<i>Marek Sałamaj, Piotr Bubacz</i>	
Rozproszony algorytm weryfikacji układów sterowania	121
<i>Agnieszka Węgrzyn</i>	
Rozproszony system sterowania bezpiecznego z rekonfigurowanymi układami lokalnymi.....	127
<i>Marek Węgrzyn</i>	
Realizacja systemu operacyjnego czasu rzeczywistego w FPSLIC	133
<i>Janusz Jabłoński, Marek Węgrzyn</i>	

JĘZYKI, ALGORYTMY I TECHNOLOGIE INFORMATYCZNE 139

Nieoptymalna technika dekorelacji w cyfrowym przetwarzaniu obrazu	141
<i>Wojciech Zajac</i>	
Kompresja sekwencji wizyjnych z małym opóźnieniem kodowania.....	147
<i>Andrzej Popławski</i>	
Badanie interferencji elektromagnetycznych występujących w obszarze kardiostymulatora	155
<i>Anna Pławiak – Mowna</i>	
Model wirtualnego korelatora.....	161
<i>Elżbieta Kawecka</i>	
Wykorzystanie logiki sekwentów Gentzena do symbolicznej analizy sieci Petriego	169
<i>Jacek Tkacz</i>	
Modelowanie sieci Petriego z wykorzystaniem relacyjnej bazy danych.....	177
<i>Małgorzata Kołopieńczyk</i>	
Zaawansowane przeszukiwanie baz danych – praktyczny przykład zastosowania	183
<i>Artur Gramacki</i>	
Eksploracja danych w systemach baz danych	189
<i>Jarosław Gramacki</i>	
Model statyczny komponentów implementowanych w technologii CORBA Component Model	199
<i>Tomasz Gratkowski</i>	
TRIZ – metoda interdyscyplinarna	211
<i>Grzegorz Andrzejewski, Krzysztof Jadkowski</i>	
Nanotechnologia – modelowanie urządzeń.....	219
<i>Ewa Wręczycka</i>	

URZĄDZENIA ELEKTRONICZNE ORAZ SYSTEMY MIKROPROCESOROWE.....227

Zastosowania kalibratorów do adiustacji, wzorcowania i sprawdzania urządzeń	229
<i>Andrzej Olencki</i>	
Redukcja strumienia danych pomiarowych w rejestratorach parametrów sieci energetycznej	235
<i>Krzysztof Urbański</i>	
Wpływ próbkowania na parametry generatora wielofazowego o nienastawnym kącie fazowym sygnału synchronizującego.....	241
<i>Bartosz Jakubski</i>	
Analiza wpływu wybranych parametrów sygnału wymuszającego na czas odpowiedzi sygnału	251
<i>Piotr Mróz</i>	
Elektroniczny symulator rezystancji	257
<i>Jan Szymkiewicz</i>	
Projekt i optymalizacja struktury logicznej dydaktycznego systemu mikroprocesorowego dla laboratorium projektowania zintegrowanego	263
<i>Sebastian Pawlak</i>	
Impulsowe przekształtniki sieciowe obniżająco-podwyższające napięcie	269
<i>Edward Greczko</i>	